

ノイズ対策セミナー (応用編)



電子機器を開発する上で必須のEMC評価で直面する電磁ノイズ問題に関して、電磁ノイズ発生から放射に至るメカニズムやノイズ低減のための設計ポイント、ノイズ対策部品の選定ポイントなどを解説します。

なお、本セミナーは応用編となっており、実務経験者向けとなっておりますが、どなたでもご参加可能です。

日時

2024年8月2日 (金)
13:00～16:30

会場

宮城県産業技術総合センター
大会議室

受講料

無料

お申し込み方法

下記URLまたはQRコードよりお申し込みください。【〆切7月31日(水)】

<https://www.shinsei.elg-front.jp/miyagi2/uketsuke/form.do?id=1719210530062>



内容

13:00～14:30

ノイズのメカニズムとポイント

- ・ ノイズの種類とノイズ発生のメカニズム
- ・ 基板から放射するノイズのメカニズム
- ・ 放射ノイズを小さくする設計ポイント

14:40～16:30

ノイズ対策

- ・ 信号ラインのノイズ対策
- ・ ICの電源ラインのノイズ対策
- ・ 質疑応答

講師

パイオニクス (株)
営業支援課
堂下 和幸氏